

# Match The Following Addressing Modes

---

ECE 3120

Fall 2008

Class 5 : Sep 3

## Side A

- 1) Inherent Mode
- 2) Immediate Mode
- 3) Direct Mode
- 4) Extended Mode
- 5) Relative mode
- 6) 5 bit constant Indexed Addressing
- 7) 9 bit constant Indexed Addressing
- 8) 16 bit constant Indexed Addressing
- 9) 16 bit constant Indirect Indexed Addr
- 10) Auto Pre-decrement Indexed Addr
- 11) Auto Pre-increment Indexed Addr
- 12) Auto Post Decrement Indexed Addr
- 13) Auto Post Increment Indexed Addr
- 14) Accumulator offset Indexed Addr

## Side B

- a) staa 2000,y
- b) ldaa 1,+SP
- c) Staa 1,-SP
- d) Decb
- e) Ldaa 2,SP-
- f) staa 2,SP+
- g) Ldab #\$20
- h) Ldaa b,x
- i) Ldab \$20
- j) Bmi minus
- k) Ldaa \$FF,X
- l) Staa \$2000
- m) Staa [20,y]
- n) Ldaa 0,x

<u>Side A</u>	<u>Solution</u>	<u>Side B</u>
1) Inherent Mode	8	a) staa 2000,y
2) Immediate Mode	11	b) ldaa 1,+SP
3) Direct Mode	10	c) Staa 1,-SP
4) Extended Mode	1	d) Decb
5) Relative mode	13	e) Ldaa 2,SP-
6) 5 bit constant Indexed Addressing	12	f) staa 2,SP+
7) 9 bit constant Indexed Addressing	2	g) Ldab #\$20
8) 16 bit constant Indexed Addressing	14	h) Ldaa b,x
9) 16 bit constant Indirect Indexed Addr	3	i) Ldab \$20
10) Auto Pre-decrement Indexed Addr	5	j) Bmi minus
11) Auto Pre-increment Indexed Addr	7	k) Ldaa \$FF,X
12) Auto Post Decrement Indexed Addr	4	l) Staa \$2000
13) Auto Post Increment Indexed Addr	9	m) Staa [20,y]
14) Accumulator offset Indexed Addr	6	n) Ldaa 0,x